

Идеальный блок стартеров

Серия SYSTEM 8 Diagnostic Solution помогает решить проблемы, связанные с обнаружением неисправностей на плате. Наряду с используемыми в быту аналоговыми и цифровыми печатными платами, 64 цифровых и 24 аналоговых проверочных канала обеспечивают наличие множества методов обнаружения даже самых труднонаходимых неисправностей. В основе цифровой системы обнаружения неисправностей лежит внутрисхемная проверка ИС – внутренняя часть ИС показывает исправность ее работы, по наружной части можно убедиться в правильности соединения проводов. Для проверки дискретных аналоговых элементов используйте аналоговый тестер V-I, с выбираемой частотой и напряжением проверки. После сравнения полученных результатов с платой, исправность которой установлена, и автоматизации процедуры обнаружения неисправностей вместе с генератором последовательности проверок можно производить диагностику неисправностей без особого труда!

В состав системы Diagnostic Solution входит модуль локатора обнаружения неисправностей и модуль тестера аналоговой ИС, система подключается к ПК. В комплект поставки модулей входит плата PCI-интерфейса и программное обеспечение SYSTEM 8 Premier.



Аналоговая проверка



Цифровая проверка



Внутрисхемная проверка

ЗАО "Электрейд-М", Москва,
11-Радиальная ул, д.2, оф.20
тел/факс 8-499-218-2360



Необходим ПК

- Локатор коротких замыканий.
- Тестер ИС.
- Цифровая проверка V-I.
- Графический генератор проверок.
- Верификатор ИС и EPROM (стираемого программируемого ПЗУ).
- Аналоговая функциональная проверка.
- Дискретные устройства.
- Администратор TestFlow.
- Автоматические последовательности обнаружения неисправностей.

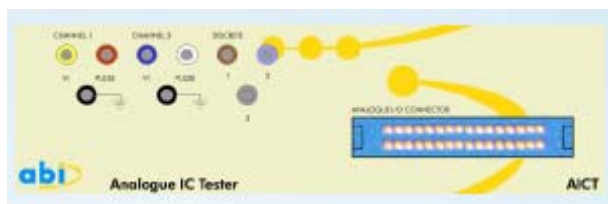
Внутрисхемная проверка: аналоговая – с помощью тестера ИС, цифровая – с помощью локатора неисправностей на плате.

Система SYSTEM 8 Diagnostic Solution

Система SYSTEM 8 Diagnostic Solution является оптимальным средством аналогового и цифрового обнаружения неисправностей.



Работать становится проще



Тестер аналоговой ИС

Аналоговая функциональная проверка

24 проверочных канала, используемых в тестовом устройстве аналоговой ИС, способны подавать аналоговое напряжение на печатную плату и измерять аналоговые ответные сигналы тестируемого устройства (как на напряжение, так и на ток). Эти же каналы настраиваются на ограничение напряжения на выходе тестируемого устройства до заданного значения с целью защиты подключенных схем и упрощения комплексных проверок устройства.

ЗАО "Электрейд-М", Москва,
11-Радиальная ул, д.2, оф.20
тел/факс 8-499-218-2360

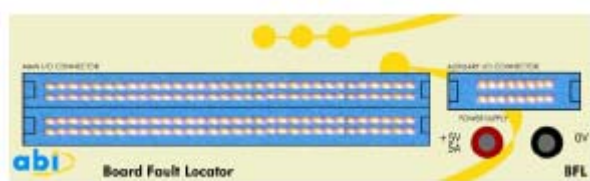
Применение данных средств в тестере SYSTEM 8 аналоговой ИС позволяет выполнять внутрисхемную функциональную проверку аналоговых ИС путем простого прикрепления зажима.

Дискретные устройства

Проверку дискретных устройств помогают производить три специальных канала. Предлагается широкий диапазон программируемых возбудителей напряжения и тока/средств измерения, которые позволяют выполнять проверку множества различных устройств – от транзисторов большой мощности до транзисторов Darlington с высоким коэффициентом усиления по току.

Тестер SYSTEM 8 аналоговой ИС используется для эффективной диагностики неисправностей на аналоговых печатных платах вплоть до уровня отдельных элементов либо для проведения функциональной проверки ИС. Никакое другое устройство по такой низкой цене не позволит производить описанную выше комплексную проверку и диагностику неисправностей.

- **Внутри- и внесхемная аналоговая функциональная проверка.**
- **Сравнительный анализ неисправностей на платах.**
- **Однозначные результаты удачного либо неудачного проведения проверки.**
- **Монтажные схемы не нужны.**
- **24 аналоговых канала.**
- **Автоматическое сопоставление с хранимыми результатами.**
- **Уникальная проверка «согласно соединениям».**
- **Проверка аналоговых дискретных устройств.**
- **Автоматическое позиционирование зажима.**
- **Обнаружение неисправностей вплоть до уровня элементов.**
- **Возможность выполнения проверок при включении/выключении питания.**
- **Диагностика неисправностей даже на «мертвых» платах с помощью промышленного стандартного метода V-I.**



Локатор неисправностей на плате

Локатор коротких замыканий

3 диапазона сопротивления. Звуковая индикация вероятного короткого замыкания. Автоматическая калибровка датчика. Визуальная индикация вероятного короткого замыкания. Проверка целостности цепи со звуковой сигнализацией (прозвонка).

Проверка ИС

64 проверочных канала (возможность расширения до 256). 4 выхода отключения шин. Проверка таблицы истинности, напряжения, соединений, температурная и V-I проверка. Внутрисхемная и внесхемная (с помощью адаптера) проверка. Библиотеки ТТЛ-схем, КМОП, памяти, интерфейсов, БИС, ЦП, прикладных программ, линейных ИС и пакетов. Программируемые логические пороги. Циклические режимы для периодически повторяющихся неисправностей. Администратор библиотеки пользователя для

ЗАО "Электрейд-М", Москва,
11-Радиальная ул, д.2, оф.20
тел/факс 8-499-218-2360

добавления новых либо настраиваемых пользователем ИС. Режим логической трассировки для отображения форм кривой проверки.

Блок питания

Напряжение питания проверяемой печатной платы составляет 5 В постоянного тока при силе тока 5 А. Защита от перенапряжения и перегрузки по току. Программируемая задержка переключения с электрической регулировкой тестером ИС.

Цифровая проверка V-I

Оптимальное решение для цифровых элементов. 64 проверочных канала (возможность расширения до 256). Напряжение от 2,5 до 20 В. Средство приближения формы кривой. Ограничение силы тока для защиты ИС.

Графический генератор проверок

64 канала (возможность расширения до 256). Графически программируемый для настраиваемых пользователем тестовых векторов. Векторы сохраняются и загружаются либо изучаются автоматически.

Идентификатор ИС

Идентификация неизвестных, нечитаемых либо ИС с внутренним кодом.

Верификатор EPROM (стираемого программируемого ПЗУ)

Чтение, обзор, запоминание и проверка EPROM с объемом памяти от 2 Кб x 8 до 256 Кб x 8. Внутри- либо внесхемная проверка (с помощью адаптера).

Локаатор неисправностей на плате SYSTEM 8 представляет собой высокоэффективную систему проверки ИС, которая выполняет тестирование большинства цифровых ИС. Множество методов проверки ИС обеспечивают возможность проведения комплексной диагностики неисправностей, в том числе внутрисхемной проверки ИС, проверки соединений ИС и напряжения наряду с проверкой V-I, при этом тестирование элементов можно производить без подачи питания на плату.

- Внутрисхемная и внесхемная проверка.
- Сквозное отверстие либо технология поверхностного монтажа.
- Вентили НЕ-И на пути к ЦП.
- Корпус с двухрядным расположением выводов, либо пластиковый кристаллодержатель без выводов, либо интегральная схема в малогабаритном корпусе.
- Стандартная либо настраиваемая пользователем логическая схема.
- ТТЛ-схема либо КМОП.



Работать становится проще

Компания «ABI Electronics Ltd.»

Додворт Бизнес Парк

г. Барнсли S75 3SP

граф. Саут-Йоркшир

Великобритания

Тел.: +44 (0) 1226 207420

Факс: +44 (0) 1226 207620

www.abielectronics.co.uk

ЗАО "Электрейд-М", Москва,
11-Радиальная ул, д.2, оф.20
тел/факс 8-499-218-2360